



## ЭСППЗУ 1К БИТ С ОДНОПРОВОДНЫМ ИНТЕРФЕЙСОМ

**КБ1446ВГ5** (АДБК.431290.638ТУ) – интегральная схема (ИС) электрически стираемого перепрограммируемого ПЗУ с однопроводным последовательным интерфейсом. ИС предназначена для использования в качестве индивидуального носителя информации (ключа, карточки ...) для электронного замка; носимого накопителя данных для считывания или записи информации в удаленных приборах (информации с квартирных счетчиков электроэнергии) и т.п..

Выполняемые функции, система параметров и конструкция ИС определяют следующие области ее применения:

- Электронные и электронно-механические замки для доступа в помещение, на территорию, к оборудованию;
- Системы автоматизации учета и контроля потребления энергоресурсов (счетчики потребления электричества, газа, воды, тепла и т.п.).

### ОСНОВНЫЕ ХАРАКТЕРИСТИКИ

- Емкость ЭСППЗУ – 1К бит
- Организация: 4×256 бит
- Уникальный номер ИС – 64 бит
- Защита уникального номера от перезаписи
- Защита от несанкционированной записи любой страницы
- Напряжение записи – 4,0÷4,4 В
- Напряжение чтения – 3,0÷5,3 В
- Скорость обмена данными – 16,3 кбод
- Циклов записи – ≤ 1000 000
- Полная совместимость с изделиями MicroLAN
- 1-проводный последовательный синхронный интерфейс
- Сохранение данных – 10 лет
- Защита от статического электричества – >4000 В
- Рабочий диапазон температур среды – -10 ÷ +60°C

### ФУНКЦИОНИРОВАНИЕ

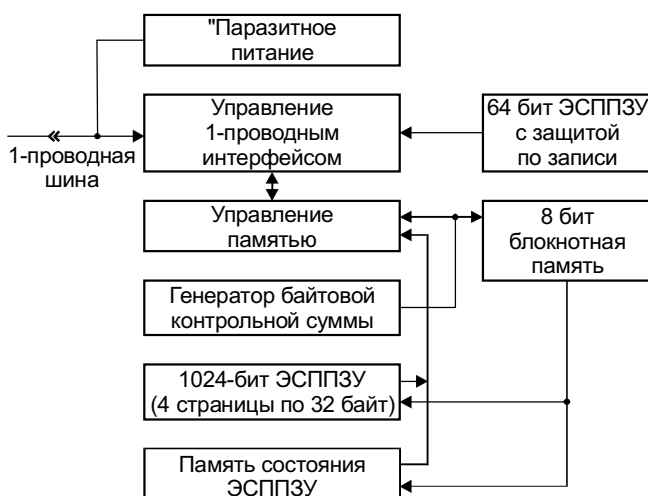
Память **КБ1446ВГ5** организована в виде 4 страниц по 256 бит в каждой, ее полный объем составляет 1К бит.

**КБ1446ВГ5** выполняет следующие команды:

- **READ MEMORY** – чтение данных из области данных ЭСППЗУ, начиная с указанного адреса,
- **READ DATA/GENERATE 8-BIT CRC** – чтение данных из области данных ЭСППЗУ, начиная с указанного адреса, и формирование контрольной суммы READ STATUS, чтение статуса ИС,
- **WRITE MEMORY** – запись данных в ЭСППЗУ, подтвержденная контрольной суммой,
- **WRITE STATUS** – запись статуса ИС,
- **READ ROM** – чтение уникального номера,
- **MARCH ROM** – выбор ИС с заданным уникальным номером,
- **SKIP ROM** – пропуск ROM-команд,
- **SEARCH ROM** – процедура определения уникального номера в случае присутствия нескольких ИС на одной линии данных,
- **WRITE ROM** – запись уникального 64-битного номера,
- **BLOCK ROM** – блокировка записи уникального номера.

**КБ1446ВГ5** подключают к 1-проводной последовательной шине данных.

### СТРУКТУРНАЯ СХЕМА



### КОНСТРУКЦИЯ

ЭСППЗУ **КБ1446ВГ5** изготовлено по КМОП технологии и выпускается в двух модификациях: в виде разделенных кристаллов (**КБ1446ВГ5Н5**) и неразделенных кристаллов на пластине (**КБ1446ВГ5Н4**).